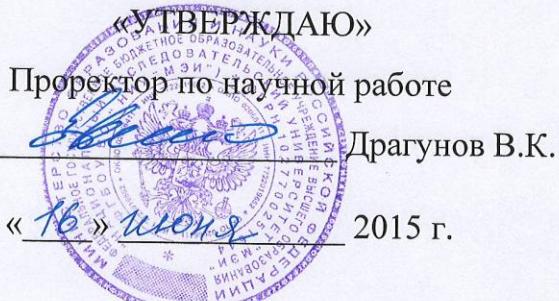


НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ УНИВЕРСИТЕТ «МЭИ»



Программа аспирантуры

Направление 11.06.01 Электроника, радиотехника и системы связи

Направленность (специальность) 05.27.01 Твердотельная электроника, радиоэлектронные компоненты, микро- и наноэлектроника, приборы на квантовых эффектах

РАБОЧАЯ ПРОГРАММА

дисциплины по выбору

«Физика полупроводниковых приборов и интегральных схем»

Индекс дисциплины по учебному плану: Б1.В.ДВ.3.1

Всего: 72 часа

Семестр 5, в том числе

6 часов – контактная работа,  
48 часа – самостоятельная работа,  
18 часов – контроль

Программа составлена на основе федерального государственного образовательного стандарта высшего образования (уровень подготовки кадров высшей квалификации) по направлению подготовки 11.06.01 Электроника, радиотехника и системы связи, утвержденного приказом министерства образования и науки РФ от 30 июля 2014 № 876, и паспорта специальности 05.27.01 Твердотельная электроника, радиоэлектронные компоненты, микро- и наноэлектроника, приборы на квантовых эффектах, номенклатуры специальностей научных работников, утвержденной приказом Минобрнауки России от 25 февраля 2009 г. № 59.

## **ЦЕЛИ И ЗАДАЧИ ОСВОЕНИЯ ДИСЦИПЛИНЫ**

**Целью** изучения дисциплины является углубленное изучение физических основ и разновидностей полупроводниковых приборов, их принципа действия, основных параметров и характеристик, области применения

**Задачи** дисциплины являются:

- развитие способности учитывать физические основы работы полупроводниковых приборов и интегральных схем, применяемых в приборах и устройствах электроники и наноэлектроники, современные тенденции развития электроники;
- освоение способности строить физические и математические модели полупроводниковых приборов и интегральных схем, а также использовать программные средства их компьютерного моделирования;
- развитие способности аргументированно выбирать и реализовывать на практике эффективную методику экспериментального исследования параметров и характеристик полупроводниковых приборов и интегральных схем.

**В процессе освоения дисциплины формируются следующие компетенции:**

- способность к разработке новых методов исследования и их применению в самостоятельной профессиональной научно-исследовательской деятельности в области профессиональной деятельности (ОПК-3);
- способность анализировать состояние научно-технической проблемы путем подбора, изучения и анализа литературных и патентных источников (ПК-1);
- готовность формулировать цели и задачи научных исследований, а также способность обоснованно выбирать теоретические и экспериментальные методы и средства решения сформулированных задач. (ПК-2);

### **ПЛАНИРУЕМЫЕ РЕЗУЛЬТАТЫ ОБРАЗОВАНИЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ**

**В результате освоения дисциплины обучающийся должен демонстрировать следующие результаты образования:**

#### **знать:**

- новые методы исследования и их применение в исследовании полупроводниковых приборов и интегральных схем (ОПК-3);
- особенности приборов и интегральных схем на основе различных полупроводников и современные достижения в данной области с использованием новейшего отечественного и зарубежного опыта путем подбора, изучения и анализа литературных и патентных источников, информационных технологий (ПК-1).

#### **уметь:**

- формулировать цели и задачи научных исследований полупроводниковых приборов и интегральных схем, а также обоснованно

выбирать теоретические и экспериментальные методы их исследования (ПК-2);

- анализировать состояние научной проблемы путем подбора, изучения и анализа литературных и патентных источников (ПК-1);
- применять методы расчета и моделирования полупроводниковых приборов и интегральных схем (ОПК-3);
- собирать, обрабатывать, анализировать и систематизировать научно-техническую информацию по полупроводниковым приборам и интегральным схемам (ПК-1).

**владеть:**

- приемами и методами исследования параметров и характеристик полупроводниковых приборов и интегральных схем с использованием стандартных и специально разработанных инструментальных и программных средств (ОПК-3);
- навыками работы с информационными базами данных и поиском информации о свойствах полупроводниковых приборов и интегральных схем (ПК-1).

## **КРАТКОЕ СОДЕРЖАНИЕ РАЗДЕЛОВ ДИСЦИПЛИНЫ**

### *1. Основные понятия*

Суть полупроводниковой электроники – управление сопротивлением слоев полупроводниковых структур. Два способа управления – токовый и полевой; типы приборов, реализующие эти два способа.

### *2. Электронно-дырочные переходы*

Характерные длины и времена в физике полупроводников и полупроводниковых приборов. Понятие о квазинейтральности. Условие возникновения  $pn$ -перехода и его свойства (потенциальный барьер, электрическое поле  $pn$ -перехода, емкость  $pn$ -перехода, ВАХ  $pn$ -перехода).

Генерация и рекомбинация в области пространственного заряда  $p-n$ -перехода.

Лавинное умножение, критерий лавинного пробоя  $p-n$ -перехода.

### *3. Полупроводниковые диоды*

Статическая ВАХ диодной структуры при высоком и низком уровнях инжекции в базовом слое. Понятие о различных режимах переноса носителей заряда в базовом слое диода. Диффузионная емкость диода. Лавинный пробой диодной структуры. Фаска, причины ее введения в конструкцию полупроводниковой структуры. Эквивалентная схема диода в случае малого сигнала. Переходные процессы в диодах. Время установления включенного состояния в диодной структуре. Процесс обратного восстановления диода (процесс Лэкса). Послединжекционная ЭДС (процесс Госсика). Методы определения времени жизни носителей заряда в базовом слое диода.

### *4. Контакты металл-полупроводник*

Зонная диаграмма контакта металл-полупроводник. Выпрямительные свойства контакта металл-полупроводник. Силы изображения и эффект Шоттки. Статическая ВАХ диода Шоттки. Омические контакты. Структура омических контактов и их особенности.

### *5. Биполярные транзисторы*

Режимы работы биполярных транзисторов. Схемы включения транзисторов. Статические характеристики биполярных транзисторов. Модель Эберса – Молла. Входные и выходные статические характеристики транзистора с общей базой, коэффициент передачи эмиттерного тока. Эффект Эрли и его влияние на коэффициент передачи эмиттерного тока. Входные и выходные статические характеристики транзистора в схеме с общим эмиттером, коэффициент передачи базового тока. Пробой транзистора в схеме с общим эмиттером. Эффект Кирка и эффект Вебстера, их влияние на коэффициент переноса тока через базовый слой транзистора. Эффект оттеснения эмиттерного тока в транзисторах. Модель Гуммеля –

Пуна. Зависимость коэффициента усиления по току в схеме с общим эмиттером от коллекторного тока.

Транзистор как четырехполюсник. Смешанная  $h$ -система параметров транзистора в схемах с общей базой и с общим эмиттером. Связь  $h$ -параметров транзистора со статическими параметрами транзистора в схемах с общей базой и с общим эмиттером. Нестационарные процессы в транзисторах в схеме с общей базой. Постоянная нарастания коэффициента передачи эмиттерного тока. Задержка нарастания коллекторного тока и ее связь с параметрами транзисторной структуры.

Нестационарные процессы в транзисторах в схеме с общим эмиттером. Постоянная нарастания коэффициента усиления по току в схеме с общим эмиттером.

Частотные свойства транзистора. Граничная частота транзистора в схеме с общей базой, предельная частота коэффициента усиления по току транзистора в схеме с общим эмиттером.

## 6. Тиристоры

Двухтранзисторная модель работы тиристора. ВАХ тиристора в выключенном состоянии. Параметры, характеризующие точку переключения тиристора. Шунтировка эмиттерного перехода тиристора. ВАХ тиристора при обратном смещении. Понятие о критическом заряде включения  $Q_{crit}$ . Эффект  $dU/dt$ . Эффект  $dI/dt$ . Время выключения тиристора. Предельное значение коэффициента запирания двухоперационных тиристоров.

## 7. Полевые транзисторы

Полевые транзисторы с управляющим  $p-n$ -переходом (JFET). СИТ – транзисторы. Полевые транзисторы с управляющим барьером Шоттки (MESFET). Полевые транзисторы с управляющей МОП структурой (MOSFET). Биполярные транзисторы, управляемые с помощью МОП структур (IGBT).

Тепловые свойства полупроводниковых приборов. Понятие об области безопасной работы полупроводниковых приборов.

### *8. Классификация интегральных схем*

Классификация интегральных схем по элементной базе, полупроводниковому материалу, технологии и схемотопологическим решениям. Основные базовые элементы и компоненты полупроводниковых интегральных схем.

Общие положения математической формулировки задач моделирования физических процессов в элементах интегральных схем. Фундаментальные уравнения физических процессов в объеме полупроводниковой структуры. Кинетическое уравнение Больцмана, основные приближения и допущения в моделях элементов ИС. Представление о физикотопологическом и схемотехническом уровнях моделирования ИС.

### *9. Элементы биполярных ИС*

Элементы биполярных ИС, структурные и топологические варианты реализации элементов. Физические процессы в транзисторных структурах. Электрические модели биполярного транзистора.

Интегральные соотношения для зарядов в биполярном транзисторе. Параметры модели Гуммеля-Пуна для интегрального биполярного транзистора.

### *10. Описание эффектов высокого уровня инжекции*

Описание эффектов высокого уровня инжекции, эффекта Эрли в зарядоуправляемой модели транзистора. Передаточная характеристика при низком и высоком уровнях инжекции в областях транзисторной структуры. Время пролета носителей через базу при произвольном профиле легирования базы и уровне инжекции. Эффект Вебстера в биполярном интегральном транзисторе.

Эффекты высокого уровня инжекции в коллекторе. Эффекты квазинасыщения, Кирка. Эффекты сильного легирования. Обобщенное выражение для токов и коэффициента передачи тока интегральных биполярных транзисторов. Многоэмиттерный интегральный транзистор, коэффициент передачи по току в инверсном режиме и способы его регулирования. Модели сопротивления базы интегрального транзистора. Интегральные транзисторы с диодом Шоттки, латеральные транзисторы (с боковой инжекцией).

### *11.Пассивные элементы интегральных схем*

Пассивные элементы биполярных интегральных схем - резисторы, конденсаторы и индуктивности. Физические процессы, конструкции и модели. Методы расчета и проектирования. Паразитные явления в пассивных элементах ИС.

### *12.Модели биполярных элементов*

Транзисторы, диоды, стабилитроны. Модели биполярных элементов и представления о методах идентификации параметров. Методы проектирования элементов биполярных ИС.

Новые физические проблемы описания физических процессов и моделирования элементов биполярных ИС. Параметры и характеристики субмикронных транзисторов.

### *13.ИС на основе полевых транзисторов*

ИС на основе полевых транзисторов с управляющим p-n переходом. Модель полевого транзистора с произвольным профилем легирования канала.

Элементы ИС с МОП - структурой. Полевые транзисторы для МОП ИС. Модель МДП транзистора. Подпороговые характеристики МДП транзисторов. Эффекты сильного поля в канале МДП транзисторов. Короткоканальные эффекты в МДП транзисторах. Подпороговые токи, эффект модуляции барьера истока стоковым напряжением, изменение

порогового напряжения. Умножение носителей и зарядка окисла в МДП транзисторах. Инжекционный пробой. Эффект «защелки» (тиристорный эффект) в КМОП ИС, методы его подавления. Масштабная миниатюризация в МДП ИС и ее пределы. Эффекты горячих носителей в короткоканальных МДП приборах и методы подавления этих эффектов.

#### *14. Особенности полевых транзисторов на основе широкозонных полупроводников*

Особенности ИС на основе GaAs. Барьер Шоттки. Инжекция неосновных носителей. Полевые транзисторы с гетеропереходами. Основные типы конструкций. Нелинейные резисторы в ИС на основе GaAs.

Особенности полевых транзисторов на основе широкозонных полупроводников (GaAs, SiC, AlGaN) по сравнению с транзисторами на основе кремния (Si). Модель двух областей, модель с полностью насыщенной скоростью.

#### *15. Проблемы элементной базы аналоговых ИС*

Проблемы элементной базы аналоговых ИС, интегральных схем ЦАП-АЦП. Методы экспериментального исследования элементов ИС на стадии разработки и производства. Принципы и приемы разработки тестовых структур элементов, узлов и микросистем. Представления об автоматизированных системах экспериментальных исследований элементов тестовых структур.

### **ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ КОНТРОЛЯ ОСВОЕНИЯ РЕЗУЛЬТАТОВ ОБРАЗОВАНИЯ ПО ДИСЦИПЛИНЕ**

Промежуточная аттестация по итогам освоения дисциплины: 5 семестр – дифференцированный зачет.

#### **Вопросы для самоконтроля и для проведения зачета**

1. Полупроводниковые диоды. Классификация полупроводниковых диодов, эквивалентная схема. ТунNELьные диоды. Энергетические диаграммы для различных смещений.

2. Выпрямление на полупроводниковом диоде. Характеристическое сопротивление диода. Эксплуатационные параметры диода, влияние на них температуры.

3. Биполярные транзисторы. Включение транзистора по схеме с общей базой. Распределение концентрации неосновных носителей в базе транзистора для различных режимов (нормальный усилительный, инверсный, насыщение и отсечки).

4. Статические ВАХ транзистора по схеме с ОБ. Коэффициент передачи по току, коэффициент инжекции, коэффициент переноса.

5. Включение транзистора по схеме с общим эмиттером. Статические ВАХ транзистора по схеме с ОЭ. Усиление по току. Сравнение выходного сопротивления в схеме с ОБ и с ОЭ.

6. Дифференциальные параметры биполярного транзистора.

7. Температурная зависимость параметров биполярного транзистора

8. Эквивалентные схемы. Формулы Эберса-Молла.

9. Параметры модели Гуммеля-Пуна для интегрального биполярного транзистора.

10. Описание эффектов высокого уровня инжекции, эффекта Эрли в зарядоуправляемой модели транзистора.

11. Эффект Вебстера в биполярном интегральном транзисторе.

12. Эффекты высокого уровня инжекции в коллекторе. Эффекты квазинасыщения, Кирка.

13. Эффекты сильного легирования.

14. Основные системы параметров транзисторов как четырехполюсников ( $r$ -,  $g$ - и  $h$ -параметры).

15. Тиристоры. Принцип действия тиристора, вольтамперная характеристика, эквивалентная схема. Энергетические диаграммы. Коэффициенты усиления тиристора. Симисторы.

16. Барьер металл-полупроводник. Явления на границе раздела. Область пространственного заряда. Диод Шоттки.

17. Унипольярные транзисторы. Особенности физических процессов в полевых транзисторах, классификация и система обозначений.
18. Полевые транзисторы с управляющим электронно-дырочным переходом, принцип действия, вольтамперная характеристика.
19. МДП структура. Область пространственного заряда. Явления обогащения, обеднения, и инверсии на границе раздела.
20. МДП-транзистор с индуцированным и встроенным каналом. Структура и принцип действия, выходные вольт-амперные характеристики. Схемы включения МДП-транзистора.
21. Элементы ИС с МОП - структурой. Полевые транзисторы для МОП ИС. Модель МДП транзистора.
22. Эффекты сильного поля в канале МДП транзисторов. Короткоканальные эффекты в МДП транзисторах.
23. Эффект «защелки» (тиристорный эффект) в КМОП ИС, методы его подавления.
24. Масштабная миниатюризация в МДП ИС и ее пределы.
25. Эффекты горячих носителей в короткоканальных МДП приборах и методы подавления этих эффектов.
26. Особенности ИС на основе GaAs.
27. Особенности полевых транзисторов на основе широкозонных полупроводников (GaAs, SiC, AlGaN) по сравнению с транзисторами на основе кремния (Si). Модель двух областей, модель с полностью насыщенной скоростью.
28. Полевые транзисторы с управляющим  $p-n$ -переходом (JFET). СИТ – транзисторы.
29. Полевые транзисторы с управляющим барьером Шоттки (MESFET).
30. Полевые транзисторы с управляющей МОП структурой (MOSFET).

31. Биполярные транзисторы, управляемые с помощью МОП структур (IGBT).
32. Методы проектирования элементов биполярных ИС.
33. Физические проблемы описания физических процессов и моделирования элементов биполярных ИС. Параметры и характеристики субмикронных транзисторов.
34. Собственные фотодиоды: принцип работы. Чувствительность фотоприемников. Спектральные характеристики собственных фотодиодов.
35. Примесные фотодиоды: принцип работы. Спектральные характеристики примесных фотодиодов и их зависимости от температуры.
36. Классификация полупроводниковых приборов. Графические обозначения.
37. Классификация интегральных микросхем. Полупроводниковые и гибридные микросхемы. Степень интеграции микросхемы. Активные и пассивные элементы интегральных микросхем.
38. Схемотехнические структуры интегральной электроники.
39. Элементы функциональной электроники.
40. Методы экспериментального исследования элементов ИС на стадии разработки и производства.
41. Представления об автоматизированных системах экспериментальных исследований элементов тестовых структур.

## **РЕКОМЕНДУЕМАЯ ЛИТЕРАТУРА**

### **Основная литература:**

1. Шалимова К.В. /Физика полупроводников. СПб.: изд-во Лань. 2010. 384 с. ISBN 978-5-8114-09228-8.

2. Старосельский В.И. Физика полупроводниковых приборов микроэлектроники: учебное пособие для вузов по направлению 210100 "Электроника и микроэлектроника" / В. И. Старосельский. – М. : Юрайт, 2011 . – 463 с. – (Основы наук) . - ISBN 978-5-9916-0808-4 ..
3. Коледов Л.А. Технология и конструкция микросхем, микропроцессоров и микросборок – “Лань “, 2008. ISBN 978-5-8114-0766-8
4. Гуртов В.А. Твердотельная электроника : учеб. пособие / В. А. Гуртов. - 3-е изд., доп. - М. : Техносфера, 2008. - 512 с. - ISBN 978-5-94836-187-1:
5. Коваленко А.А. Основы микроэлектроники. – М.: ИЦ «Академия», 2008. ISBN 978-5-7695-7040-7.

**Дополнительная литература:**

6. Sze S.M., Kwok Kwok Ng Physics of semiconductor devices John Wiley and Sons, 2007 – 815 p.
7. Лебедев А.И. Физика полупроводниковых приборов. – М.: ФИЗМАТЛИТ, 2008. – 488 с. ISBN 978-5-9221- 0995-6.
8. Ефимов И.Е., Козырь И.Я. Основы микроэлектроники. – СПб.: Лань, 2008. ISBN 978-5-8114-0866-5.